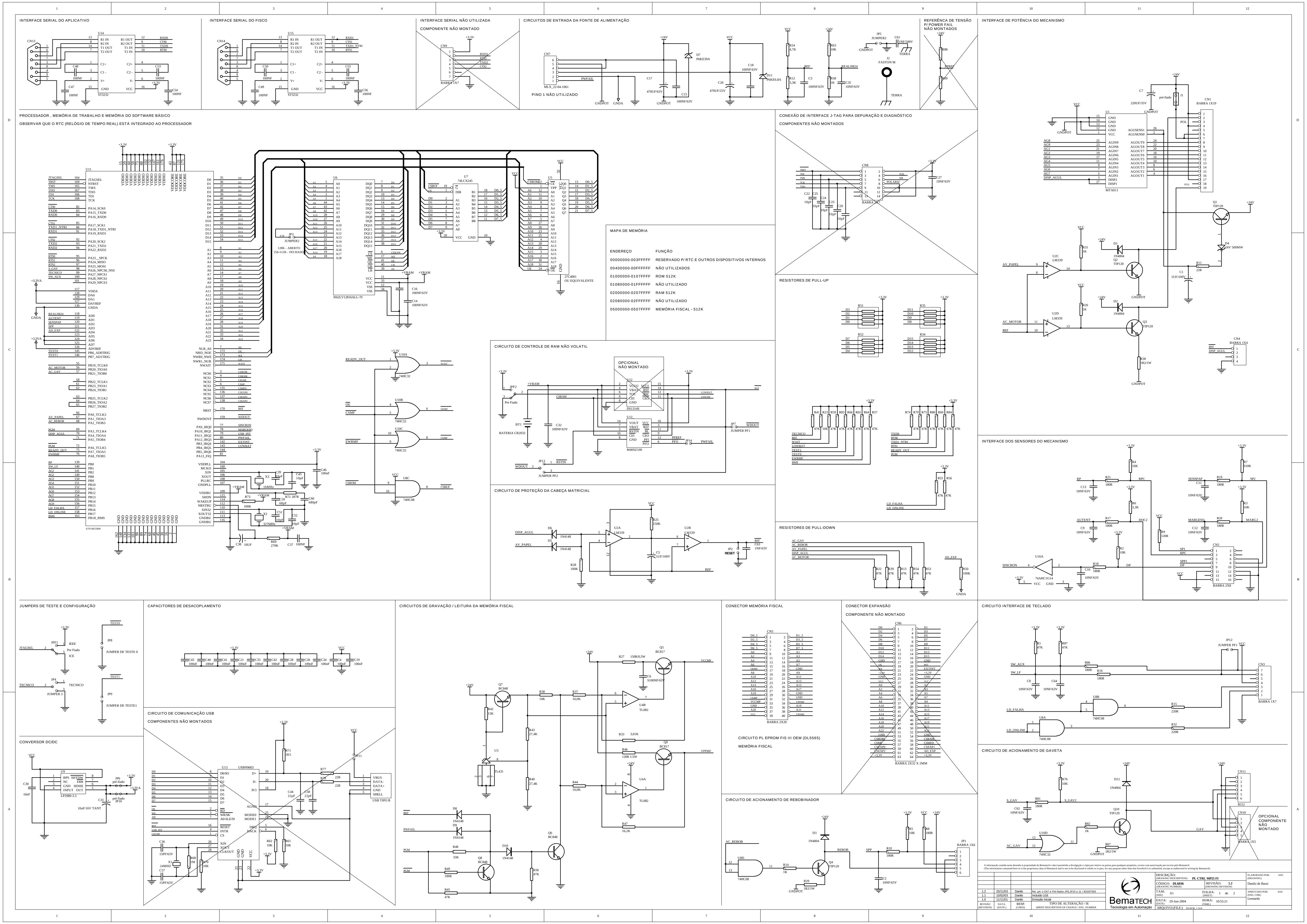
1
2
3
4
5
6
7
8
9
10
11
12
D
C
B
A
INTERFACE SERIAL DO APLICATIVO
CN13
U14
ST3232
R1 IN
R2 IN
T1 OUT
T2 OUT
R1 OUT
R2 OUT
T1 IN
T2 IN
C1+
C1 -
C2+
C2 -
V+
V-
GND
VCC
RXD0
CTS0
TXD0
RTS0
C48
C53
C47
C54
100NF
+3,3V
INTERFACE SERIAL DO FISCO
CN14
U15
RXD1
CTS1
TXD1_NTRI
RTS1
C50
C55
C49
C56
INTERFACE SERIAL NÃO UTILIZADA
COMPONENTE NÃO MONTADO
CN9
BARRA 1X7
RXD2
RTS2
TXD2
CTS2
CIRCUITOS DE ENTRADA DA FONTE DE ALIMENTAÇÃO
CN7
MLX_22-04-1061
PINO 1 NÃO UTILIZADO
PWFAIL
GNDPOT
GNDA
+24V
D7
P6KE39A
C17
470UF/63V
C15
100NF/63V
VCC
C18
100NF/63V
D11
P6KE6.8A
C26
470UF/25V
R24
4,7K
R12
3,3K
C3
100NF/63V
REF
R63
10K
R58
1K
C35
10NF/63V
REALIM24
JP5
JUMPER2
C61
1NF/500V
TERRA
J2
FASTON M
REFERÊNCIA DE TENSÃO
P/ POWER FAIL
NÃO MONTADOS
R88
R89
PFREF
INTERFACE DE POTÊNCIA DO MECANISMO
U1
MTA011
AGUSENS1
AGUSENS0
AGIN9
AGIN8
AGIN7
AGIN6
AGIN5
AGIN4
AGIN3
AGIN2
AGIN1
DISP2
DISP1
AGOUT9
AGOUT8
AGOUT7
AGOUT6
AGOUT5
AGOUT4
AGOUT3
AGOUT2
AGOUT1
AG8
AG9
AG1
AG2
AG3
AG4
AG5
AG6
AG7
DISP_AGUL
C7
220UF/35V
J1
pré-fiado
CN1
BARRA 1X19
POL
Q1
TIP120
D4
24V 500MW
R11
22R
C1
1UF/100V
U2C
LM339
AV_PAPEL
R31
1K
D1
1N4004
Q2
TIP120
U2D
LM339
AC_MOTOR
R26
1K
D2
1N4004
Q3
TIP120
R30
1R2/1W
CN4
BARRA 1X4
RST
PROCESSADOR , MEMÓRIA DE TRABALHO E MEMÓRIA DO SOFTWARE BÁSICO
OBSERVAR QUE O RTC (RELÓGIO DE TEMPO REAL) ESTÁ INTEGRADO AO PROCESSADOR
U11
AT91M55800
JTAGSEL
NTRST
TMS
TDO
TDI
TCK
PA14_SCK0
PA15_TXD0
PA16_RXD0
PA17_SCK1
PA18_TXD1_NTRI
PA19_RXD1
PA20_SCK2
PA21_TXD2
PA22_RXD2
PA23__SPCK
PA24_MISO
PA25_MOSI
PA26_NPCS0_NSS
PA27_NPCS1
PA28_NPCS2
PA29_NPCS3
VDDA
DA0
DA1
DAVREF
GNDA
AD0
AD1
AD2
AD3
AD4
AD5
AD6
AD7
ADVREF
PB6_AD0TRIG
PB7_AD1TRIG
PB19_TCLK0
PB20_TIOA0
PB21_TIOB0
PB22_TCLK1
PB23_TIOA1
PB24_TIOB1
PB25_TCLK2
PB26_TIOA2
PB27_TIOB2
PA0_TCLK3
PA1_TIOA3
PA2_TIOB3
PA3_TCLK4
PA4_TIOA4
PA5_TIOB4
PA6_TCLK5
PA7_TIOA5
PA8_TIOB5
PB0
PB1
PB2
PB8
PB9
PB10
PB11
PB12
PB13
PB14
PB15
PB16
PB17
PB18_BMS
NLB_A0
NRD_NOE
NWR0_NWE
NWR1_NUB
NWAIT
NCS0
NCS1
NCS2
NCS3
NCS4
NCS5
NCS6
NCS7
NRST
NWDOVF
PA9_IRQ0
PA10_IRQ1
PA11_IRQ2
PA12_IRQ3
PB3_IRQ4
PB4_IRQ5
PB5_IRQ6
PA13_FIQ
VDDPLL
MCKO
XIN
XOUT
PLLRC
GNDPLL
VDDBU
SHDN
WAKEUP
NRSTBU
XIN32
XOUT32
GNDBU
+3,3VA
GNDA
U6
IS62LV12816ALL-70
JP3
JUMPER2
128K - ABERTO
256-512K - FECHADO
C16
100NF/63V
C14
100NF/63V
+VRAM
U7
74LCX245
CSBUF
U5
27C4001
OU EQUIVALENTE
CSROM
X3
16MHz
C39
10pF
C45
10pF
C46
100nF
R73
100K
R72 287R
C59
68pF
C60
680pF
X2
32768Hz
C51
C52
C38
10UF
R69
270K
C37
100NF
U10A
74HC32
READY_OUT
WAIT
U10B
OEMF
CSMF
U10C
EWRMF
CEMF
U8C
74HC08
CSROM
CSBUF
CONEXÃO DE INTERFACE J-TAG PARA DEPURAÇÃO E DIAGNÓSTICO
COMPONENTES NÃO MONTADOS
CN8
BARRA 2X7
POLARIZ
C22
C25
C24
C23
C29
10pF
C27
10NF/63V
RESISTORES DE PULL-UP
R51
R52
R35
R34
R41
R23
R59
R83
R66
R65
R64
R57
47K
10K
TECNICO
RST
WAIT
LOWBAT
TEST1
TEST0
EWRMF
BMS
R74
R79
R75
R80
R60
R84
TXD0
RTS0
TXD1_NTRI
RTS1
READY_OUT
PGM
R55
R56
LD_FALHA
LD_ONLINE
CIRCUITO DE CONTROLE DE RAM NÃO VOLATIL
OPCIONAL
NÃO MONTADO
U12
DS1314S
JPF2
Pre Fiado
BT1
BATERIA CR2032
C32
100NF/63V
U12_
M40SZ100
JP7
JUMPER PF1
WDOUT
JP14
PWFAIL
JP13
RSTIN
JUMPER PF2
CIRCUITO DE PROTEÇÃO DA CABEÇA MATRICIAL
DISP_AGUL
AV_PAPEL
D6
D5
1N4148
R28
100K
U2A
LM339
R25
150K
C5
1UF/100V
U2B
LM339
JP2
RESET
C63
1NF/63V
REF
RESISTORES DE PULL-DOWN
AC_GAV
AC_REBOB
AC_MOTOR
R22
R39
R13
R54
R53
AD_EXP
R50
100K
INTERFACE DOS SENSORES DO MECANISMO
R4
10K
RP
R21
180R
RPC
C13
10NF/63V
R6
3,3K
AUTENT
R17
DOC2
C9
R2
SINCRON
U16A
74AHC1G14
R18
DP
C10
R9
120R
CN2
BARRA 2X8
SP1
SPP1
R7
S10K
SENSPAP
R19
SP2
C11
R3
MARGESQ
R20
MARG2
C12
JUMPERS DE TESTE E CONFIGURAÇÃO
JPF1
IEEE
Pre Fiado
ICE
JTAGSEL
JP4
JUMPER 3
TECNICO
JP8
JUMPER DE TESTE 0
TEST0
JP9
JUMPER DE TESTE1
TEST1
CAPACITORES DE DESACOPLAMENTO
C43
C40
C41
C21
C33
C42
C28
C20
C34
C4
C19
100nF
CONVERSOR DC/DC
U9
LP2989-3.3
BPS
SHTDW
NC
ERR
GND
SENSE
INPUT
OUT
C30
10nF
JP6
pré-fiado
JP10
C31
10uF/16V TANT
CIRCUITO DE COMUNICAÇÃO USB
COMPONENTES NÃO MONTADOS
U13
USBN9603
R71
1K5
JP11
R77
R78
22R
C44
C58
22pF
USB TIPO B
VBUS
DATA-
DATA+
SHELL
C36
C57
15PF/63V
X1
24MHZ
R68
1M
R70
10K
R62
R61
CIRCUITOS DE GRAVAÇÃO / LEITURA DA MEMÓRIA FISCAL
Q7
BC848
R42
15K
U3
TL431
R38
10K
R37
10,0K
R43
27,4K
R40
27,4K
U4B
TL082
R27
150R/0,5W
Q5
BC817
VCCMF
C6
S100NF/63V
R33
3,01K
R46
120R 1/2W
Q9
BC817
VPPMF
U4A
R44
R47
16,2K
D8
D9
D10
R48
33K
R49
100K
R45
47K
Q8
R36
47K
Q6
CONECTOR MEMÓRIA FISCAL
CN5
BARRA 2X20
CIRCUITO PL EPROM FIS III OEM (DL5565)
MEMÓRIA FISCAL
CONECTOR EXPANSÃO
COMPONENTE NÃO MONTADO
CN6
BARRA 2X32 X 2MM
CIRCUITO DE ACIONAMENTO DE REBOBINADOR
U8D
74HC08
R14
1K
Q4
TIP120
D3
1N4004
REBOB
R29
1R2/1W
SPP
R10
180R
C2
10NF/63V
R5
10K
R8
180R
JP1
BARRA 1X6
CIRCUITO INTERFACE DE TECLADO
R1
47K
R87
47K
SW_AUX
SW_LF
R86
180R
R16
C8
C64
JP12
JUMPER PF1
CN3
BARRA 1X7
U8B
R15
220R
U8A
R32
CIRCUITO DE ACIONAMENTO DE GAVETA
R76
10K
D12
1N4004
S_GAV
R81
S_GAV2
C62
Q10
TIP120
U10D
74HC32
R82
R67
GAV
CN11
RJ12
CN10
BARRA 1X5
OPCIONAL
COMPONENTE
NÃO
MONTADO

MAPA DE MEMÓRIA

ENDEREÇO	FUNÇÃO
00000000-003FFFFF	RESERVADO P/ RTC E OUTROS DISPOSITIVOS INTERNOS
00400000-00FFFFFF	NÃO UTILIZADOS
01000000-0107FFFF	ROM 512K
01080000-01FFFFFF	NÃO UTILIZADO
02000000-0207FFFF	RAM 512K
02080000-02FFFFFF	NÃO UTILIZADO
05000000-0507FFFF	MEMÓRIA FISCAL - 512K

A informação contida neste desenho é propriedade da Bematech e não é permitida a divulgação e cópia por inteiro ou partes,para qualquer propósito, exceto com autorização por escrito pela Bematech
(The information contained here in is the proprietary data of Bematech and is not to be disclosed in whole or in part, for any purpose other than that forwhich it is submitted, except as authorized in writing by Bematech)

REVISÃO (REVISION)	DATA: (DATE:)	RESP. (CHKD)	TIPO DE ALTERAÇÃO / IE (BRIEF DESCRIPTION OF CHANGE / ENG. NUMBER
1.2	25/11/03	Danilo	Ret. pin 1-CN7 e Pré-fiados JP6,JP10 e J1 / IE0207003
1.1	10/02/03	Danilo	Incluído U16
1.0	11/11/01	Danilo	Emissão Inicial

Bematech
Tecnologia em Automação

DESCRIÇÃO: (DRAWING DESCRIPTION) PL CTRL MP25 FI		ELABORADO POR: (DRAWING) Danilo de Bassi	ASS:
CÓDIGO: (DRAWING NUMBER) DL6036	REVISÃO: (DRAWING REVISION) 1.2		
TAM: (SIZE) A1	FOLHA: (SHEET) 1 de 2	APROVADO POR: (ENG. CHK) Leonardo	ASS:
DATA: (DATE) 29-Jun-2004	HORA: (TIME:) 10:55:21		
ARQUIVO:(FILE:) DL6036_1.Sch			